

目录

EDA5.1 主极使用说明 5 晶质保证 5 第一章 概述 6 一. 主板顶視閣 6 三. 尖旋前前休 7 N. 系统资源 8 EDA5.0 综合实验开发系统资源对表 8 第二章 後口说明 9 1.主 VO 扩展 VO 按口说明 9 2.USB 接口 9 3.PS2 10 4.KS232 10 5.VGA 按口 11 6.步运电机按口 12 7.LCD 按口 12 7.LCD 发行 14 1.数印管 14 1.数印管 14 1.数印管 14 1.数印管 14 1.数印管 14 1.数印管 15 4.X4X 原用健健 和拉健 16 5.从保L输出 和拉健 17 6.LC 总线 18 7.D 存绕 19 1. 并行 和 於	目 录	1
品质保証 5 第一章 機建 6 - 主板顶税图 6 二、实验箱箱体 7 四、系统资源 8 <i>EDAS.0 综合实验开发系统资源则表</i> 8 第二章 按口说明 9 2.USB 接口 9 3.PS2 10 4.RS232 10 5.VGA 接口 11 6.步进电机按口 12 7.LCD 接口 12 8. 个并机下载接口 12 7.LCD 接口 12 8. 个并机下载接口 12 1.度的浮流口 12 1.度的浮流口 12 1.算戶費 板上外设 14 1.案時增 13 第二章 板上外设 14 1.算的資產 14 1.算的資產 14 1.算好資產 14 1.算力的 转换 15 1.4.4.4.4.4.4.4.4.4.4.4.4.4.4.4.4.4.4.4	EDA5.1 主板使用说明	5
第一章 概述 6 - 主枝顶視图 6 三 实验箱箱体 7 四、系统资源 8 EDA5.0 综合实验开发系统资源则表 8 第二章 按口说明 9 1上107 版 IVO 按口说明 9 2.USB 按口 9 3.R52 10 4.R5232. 10 5.VGA 接口 11 6.步进电机按口 12 7.LCD 按口 12 8.单介ქ机下载按口 13 第二章 截上外设 14 1.数的管 14 1.数的管 14 1.数的管 14 1.股間管 15 4.4X北頂野健盘和按键 16 5.双線式输入按键 17 6.DC 总线 19 1. 并存.D 持续 19 1. 并有.D 持续 20 9. 单片利 21 <t< th=""><th>品质保证</th><th>5</th></t<>	品质保证	5
一. 主板顶範囲 6 二. 实验箱箱体 7 四. 系统资源 8 左D 50 综合实验开发系统资源列表 8 第二章 按口说明 9 1.主 IO 扩展 IO 接口说明 9 3.FS2 10 4.SS22 10 5.VGA 接口 11 6.步坦电机接口 12 7.LCD 接口 12 8.单片机下载接口 13 第三章 板上外设 14 1.紮唱僧告 14 1.紮唱會告 14 1.裂唱告 15 3.系先时钟 15 1.1. 并行AD 转换 19 1. 并行AD 转换 19 2. 带行AD 转换 19 2. 带行AD 转换 19 2. 带行AD 转换 19 2. 带行AD 转换 19 1. 并行AD 转换 <th>第一章 概述</th> <th>6</th>	第一章 概述	6
三、实验箱箱体 7 四、系统资源 7 正本1050 综合实验开发系统资源列表 8 第二章 按口说明 9 1.主 10 扩展 10 棱口说明 9 3.PS2 10 4.85232 10 5.VGA 棱口 11 6.步进电机接口 12 7.LCD 棱口 12 8.单片机下载接口 12 7.LCD 棱口 12 8.单片机下载接口 13 第三章 板上外设 14 1.数阳管 14 1.数阳管 14 1.数原始門 14 1.数阳管 14 1.数原始門 16 5.双模式输入按键 16 5.双模式输入按键 17 6.DC 总线 19 1. 并行和D 样操 19 2. 单行和D 样操 20 8.DA 转操 19 3. 系统时钟 21 10.峰鸣器 22 11. 建行和D 样操 21 10.峰鸣器 22 12.系统总线式选择 23 12.系统记录量 24 13.系统任讯 23 14.音频动率放大 24 <td< td=""><td>一. 主板顶视图</td><td>6</td></td<>	一. 主板顶视图	6
四、系统资源 8 EDA50 综合実績/文系线资源列表 8 第二章 接口说明 9 1. 柱 IO 扩展 IO 接口说明 9 2. USB 接口 9 3. FS2 10 4. R5232 10 5. VGA 接口 12 7. LCD 接口 12 8. 单片机下载接口 12 7. LCD 接口 12 8. 单片机下载接口 13 第三章 板上外设 14 1. 数码管 14 1. 数规试输入按键 16 5. 双板式输入按键 17 6. DC 总线 18 7. AD 转换 19 1. 并行AD 转换 19 1. 并行AD 转换 19 1. 并行AD 转换 19 2. 和信AD 转换 19 2. 和信AD 转换 19 1. 和厅AD 转换 20 9. 单片机 20 9. 和D 模拟电磁系统 22 10. 峰鸣器 23 13. 系统模式选择 23 13. 系统模式选择 23	三. 实验箱箱体	7
EDA50 综合实验开发系统资源列表 8 第二章 接口说明 9 1.主 VO 扩展 VO 接口说明 9 2.USB 接口 9 3.PS2 10 4.RS232. 10 4.RS232. 10 5.VGA 接口 11 6.步进电机按口 12 7.LCD 接口 12 8.单户机下载读口 13 第三章 板上外设 14 1.数向管 14 1.数原於門中 15 4.AX4 矩阵键盘和按键 16 5.双风状镜 17 6.DC 总线 17 7.D 转换 19 1. 并行AD 转换 19 2. 单疗AD 转换 19 2. 单疗AD 转换 20 9.单片机 21 10.峰鸣器 22 13.系统性真型 23 13.系统性真型 24 14. 并行AD 转换 19 1. 并行AD 转换 19 2. 单行AD 转换 20 9. 本力 反映镜 23 13.系统性真型 24 14.音观功率就太 22 1. 温标函数 23 1. 条磁设置线上标 24	四. 系统资源	
第二章 接口说明 9 1 主 IO 扩展 IO 接口说明 9 2.USB 接口 9 3.PS2 10 4.RS232 10 5.VGA 接口 11 6.步进电机接口 12 7.LCD 接口 12 8.单片机下载接口 13 第三章 板上外设 14 1.数码管 14 1.数网管 14 1.数码管 14 1.数码管 14 1.数码管 14 1.数风 光输 15 4.4X4 矩阵键盘和按键 16 5.双模式输入按键 17 6.12C 总线 18 7.AD 转换 19 1. 并行AD 转换 19 1. 并行AD 转换 19 2. 单行AD 转换 19 3. AD 模拟 19 3. AD 模拟 20 9.单片机 21 10 峰鸣略器 22 12.常能包含 23 13.系线模式选择 23 13.系线模式选择 23 14.首频动率成大 24 15.供电力 25 16. 自造电机 25 16. 自造	EDA5.0 综合实验开发系统资源列表	
1.主 I/O 扩展 I/O 接口说明 9 2.USB 接口 9 3.PS2 10 4.RS232 10 5.VGA 接口 11 6.步进电机接口 12 7.LCD 接口 12 8.单片机下截接口 13 第三章 板上外设 14 1.数码管 14 1.数码管 14 1.数码管 14 1.数码管 14 1.数风管 14 1.数风管 14 1.数风管 14 1.数风管 14 1.数风管 16 5.双模式輸入按键 16 5.双模式輸入按键 16 5.双模式輸入按键 17 6.12C 总线 18 7.AD 转换 19 1.并行AD 转换 19 2. 单行AD 转换 20 9.单片机 20 9.单片机 21 0.蜂鸣器 22 10.蜂鸣器 23 12.常能设置试试试 23 13.系线模式选择 23 14.首频词字电太 24 15.供电力式 25 16.直电力量 <td< td=""><td>第二章 接口说明</td><td>9</td></td<>	第二章 接口说明	9
2.USB 接口 9 3.PS2 10 4.RS232 10 5.VGA 接口 11 6.步进电机接口 12 7.LCD 接口 12 8.单片机下载接口 13 第三章 板上外设 14 1.数码管 14 2.LED 发光管 14 3.系统时钟 15 4.4X4 矩阵键监和按键 16 5.双根式输入按键 16 7.AD 转换 17 6.12C 总线 18 7.AD 转换 19 1. 并行AD 转换 19 2. 伸行AD 转换 19 3. AD 模拟也压输入 20 8.DA 转换 21 10 峰鸣器 22 11 温度测试 23 12 系统最佳技士拉排阻 23 13 系统模式选择 23 14 音频功率放大 24 15 供让在方式 25 16 直流电机 25 17.何环光电测速 26 18 零键开关 27 19 系统主控芯片 27 13 系统社专超芯片 27 14 音频功率放大 25 16 直流电电机 25	1.主 I/O 扩展 I/O 接口说明	9
3.PS2 10 4.RS232 10 5.VGA 接口 11 6.步进电机接口 12 7.ICD 接口 12 8.单片机下载按口 12 8.单片机下载按口 13 第三章 板上外设 14 1.数码管 14 1.数码管 14 1.数码管 14 2.ED 发光管 14 3.系统时钟 15 4.4X4 知時健盘和按键 16 5.双模式输入按键 16 5.双模式输入按键 17 6.I2C 总线 18 7.AD 转换 19 1. 并行AD 转换 19 1. 并行AD 转换 19 2. #行AD 转换 20 9.单片机 20 9. 单片机 21 10.蜂鸣器 22 11. 建设调试 23 12.矛鲸总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 16.直流电机 25 17.间环总 27 26.毫碰正 27 26.毫碰正 <td>2.USB 接口</td> <td></td>	2.USB 接口	
4.RS232 10 5.VGA 接口 11 6.步进电机接口 12 7.LCD 接口 12 8.单片机下截接口 13 第三章 板上外设 14 1.数时管 14 1.数时管 14 2.ED 发光管 14 3.系统时钟 15 4.4X4 矩阵键盘和按键 16 5.又极式输入按键 17 6.DC 总线 18 7.AD 转换 19 1. 并行AD 转换 19 2. 中行AD 转换 19 3. AD 模拟电压输入 20 9.单片机 20 9.单片机 21 10蜂鸣器 22 1.温段喇试 23 12.柔能最大地和唱 23 13.系统模式选择 23 13.系统模式选择 23 13.系统模式选择 23 14.音频功率放大 24 15.保电方式 25 16.直流电机 25 17.的环光电测速 26 18.零键开关 27 19.系统正控芯片 27 10.转音型功率放大 24 15.保电方式 25 16	3.PS2	
5.VGA 接口 11 6.步进电机接口 12 7.LCD 接口 12 8.单片机下载接口 13 第三章 板上外设 14 1.数码管 14 1.数码管 14 2.LED 发光管 14 3.系统时钟 15 4.4X4 矩阵键盘和按键 16 5.双模式输入按键 17 6.DC 总线 18 7.AD 转换 19 1. 并行 AD 转换 19 2. 伸行 AD 转换 19 2. 伸行 AD 转换 19 3. AD 模拟电压输入 20 9.单片机 21 10.峰鸣器 22 11. 并行 AD 转换 21 10. 鲸鸣器 22 11. 其行 AD 转换 21 10. 鲸鸣器 22 11. 并行 AD 转换 21 10. 鲸鸣器 22 12. 索能最美型 20 9. 单片机 21 10. 韩鸣鸣器 22 11. 其有规则率成大 23 12. 系统模式 23 13. 系统模式 23 14.音频功率放大 24 15.供电方式 25	4.RS232	
6.步进电机接口 12 7.LCD 接口 12 8.单片机下载接口 13 第三章 板上外设 14 1.数码管 14 2.LED 发光管 14 3.系统时种 15 4.4X4 矩阵键盘和按键 16 5.双模式输入按键 17 6.ICC 总线 18 7.AD 转换 19 1. 并行AD 转换 19 2. 中行AD 转换 19 3. AD 模拟电压输入 20 9.单片机 21 10.略鸣器 22 11. 混役测试 23 12. 系统模式选择 23 13. 系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.闭环光电测速 26 18.零缝开关 27 19.系统主控芯片 27 19.系统主控芯片 27 19. 系统主控芯片 27 19. 系统性力式 25 16.直流电机 25 17.间环光电频速 26 18.零缝开关 27 19. 系统生产芯片 27 19. 系统主控芯片 27	5.VGA 接口	11
7.ICD 接口 12 8.单片机下载接口 13 第三章 板上外设 14 1.数码管 14 2.LED 发光管 14 3.系统时钟 15 4.4X4 矩阵键盘和按键 16 5.双模式输入按键 17 6.DC 总线 17 6.DC 总线 18 7.AD 转换 19 1. 并行AD 转换 19 1. 并行AD 转换 19 2. 申行AD 转换 19 3. AD 模拟电压输入 20 9.单片机 21 10.蜂鸣器 22 11.溢很週試 23 12.系统总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.间环光电测速 27 19.系统主控芯片 27 19.系统工作模式结构图 27 10.新聞 27	6.步进电机接口	
8.单片机下载接口	7.LCD 接口	
第三章 板上外设 14 1.数码管 14 2.LED 发光管 14 3.系统时种 15 4.4X4 矩阵键盘和按键 16 5.双模式输入按键 16 5.双模式输入按键 17 6.DC 总线 18 7.AD 转换 19 1. 并行AD 转换 19 2. 并行AD 转换 19 3. AD 模拟电压输入 20 8.DA 转换 20 9.单片机 20 9.单片机 21 10.蜂鸣器 22 1.温度测试 23 12.系统总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.使电方式 25 16.直流电机 25 17.何环先跑测速 26 18.零键开关 27 19.系线主控芯片 27 19.系线主控芯片 27 19.系统主控芯片 27 19.系统主控芯片 27 19.系统主控芯片 27 19.系统主控芯片 27 19.系统工作模式结构图 27 19.有3 27 16.17 HSNIOS2C35 V5.1 管脚对应表 </td <td>8.单片机下载接口</td> <td></td>	8.单片机下载接口	
1.数码管 14 2.LED 发光管 14 3.系统时种 15 4.4x4 如阵键盘和按键 16 5.双模式输入按键 17 6.DC 总线 17 7.AD 转换 19 1. 并行AD 转换 19 2. 串行AD 转换 19 3. AD 模拟电压输入 20 8.DA 转换 20 9.单片机 21 10.峰鸣器 22 11.温皮测试 23 12.系统总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.间环光电测速 26 18.零键开关 27 19.系统主控芯片 27 10.系统工控芯片 27 10.有助的这名 27 13.有新小模式结构图 27 14.目 25 15.同时未知 26 16.直流电机 25 17.同环光电测速 26 18.零键开关 27 19.系统工作 27 10.有时未知 27 11.有时未知 27 1	第三章 板上外设	
1.LED 发光管 14 3.系统时钟 15 4.4X4 矩阵键盘和按键 16 5.双模式输入按键 17 6.12C 总线 18 7.AD 转换 19 1. 并行AD 转换 19 2. 申行AD 转换 19 3. AD 模拟电压输入 20 8.DA 转换 20 9.单片机 21 10.峰鸣器 22 11. 清瘦则试 23 12.系统总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.闭环光电测速 26 18.零键开关 27 19.系统主控芯片 27 10.系统主控芯片 27 10.有助的这么\$55.75.16 27 10.有助的这么\$55.75.16 27 10.有助动型成 26 18.零键开关 27 19.系统主控芯片 27 19.系统主控芯片 27 19.系统主控芯片 27 19.有利的过去 27 10.有利的过去 27 10.有利的过去 27 10.有利的过去 27	1	14
1 3.系统时钟	1.妖内日 2 I FD 发光管	14
4.4X4 矩阵键盘和按键 16 5.双模式输入按键 17 6.I2C 总线 18 7.AD 转换 19 1. 并行AD 转换 19 2. 串行AD 转换 19 3. AD 模拟电压输入 20 8.DA 转换 20 9.单片机 21 10.峰鸣器 22 11.温度测试 23 12.系统总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.闭环光电测速 26 18.琴键开关 27 19.系统主控芯片 27 19.系统工作模式结构图 27 19.有SK工作模式结构图 27 <tr< td=""><td>2.555 灰九日 3.系统时钟</td><td>15</td></tr<>	2.555 灰九日 3.系统时钟	15
17 17 6.DC 总线 17 6.DC 总线 18 7.AD 转换 19 1. 并行 AD 转换 19 2. 串行 AD 转换 19 3. AD 模拟电压输入 20 8.DA 转换 20 9.单片机 21 10.蜂鸣器 22 11.温度测试 23 12.系统总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.闭环光电测速 26 18.琴键开关 27 19.系统主控芯片 27 19.系统主控芯片 27 19.系统工作模式结构图 27 10.月 场知应表 27	4 4X4 钜陈键母和按键	16
5.7 人民人工 18 6.I2C 总线 18 7.AD 转换 19 1. 并行AD 转换 19 2. 串行AD 转换 19 3. AD 模拟电压输入 20 8.DA 转换 20 9.单片机 21 10.蜂鸣器 22 11.温度测试 23 12.条统总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.闭环光电测速 26 18.琴键开关 27 19.系统主控芯片 27 19.系统主控芯片 27 19.系统工作模式结构图 27 16.17.与 HSNIOS2C35 V5.1 管脚对应表 28	5.74年紀代建二年以後	
0.AD 法换 19 1. 并行 AD 转换 19 2. 串行 AD 转换 19 3. AD 模拟电压输入 20 8.DA 转换 20 9.单片机 21 10.峰鸣器 22 11.温度测试 23 12.系统总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.闭环光电测速 26 18.琴键开关 27 19.系统主控芯片 27 19.系统主控芯片 27 19.系统主控芯片 27 19.系统工作模式结构图 27 16.17.与 HSNIOS2C35 V5.1 管脚对应表 28	5.% (关) (前) () () () () () () () () (18
1. 并行AD 转换 19 2. 申行AD 转换 19 3. AD 模拟电压输入 20 8.DA 转换 20 9.单片机 21 10.蜂鸣器 22 11.温度测试 23 12.系统总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.闭环光电测速 26 18.琴键开关 27 19.系统主控芯片 27 19.系统工作模式结构图 27 19.有.新UNOS2C35 V5.1 管脚对应表 28	5.EC 志义	19
1. 第行AD 转换 19 2. 串行AD 转换 20 3. AD 模拟电压输入 20 8.DA 转换 20 9.单片机 21 10.蜂鸣器 22 11.温度测试 23 12.系统总线上拉排阻 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.闭环光电测速 26 18.琴键开关 27 19.系统主控芯片 27 20.系统工作模式结构图 28	1. 并行AD 转换	19
3. AD 模拟电压输入	2. <i>串行AD 转换</i>	
8.DA 转换 20 9.单片机	 AD 模拟电压输入 	20
9.单片机	8.DA 转换	20
10.蜂鸣器	9.单片机	
11.温度测试. 23 12.系统总线上拉排阻. 23 13.系统模式选择 23 14.音频功率放大. 24 15.供电方式. 25 16.直流电机. 25 17.闭环光电测速. 26 18.琴键开关. 27 19. 系统主控芯片. 27 20.系统工作模式结构图. 27 J6 J7 与 HSNIOS2C35 V5.1 管脚对应表. 28	10.蜂鸣器	
12.系统总线上拉排阻. 23 13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.闭环光电测速 26 18.琴键开关 27 19.系统主控芯片 27 20.系统工作模式结构图 28	11.温度测试	
13.系统模式选择 23 14.音频功率放大 24 15.供电方式 25 16.直流电机 25 17.闭环光电测速 26 18.琴键开关 27 19. 系统主控芯片 27 20.系统工作模式结构图 27 25.2.2.2.2.2.2.2.2.2.2.2.2.2.2.2.2.2.2.	12.系统总线上拉排阻	
14.音频功率放大	13.系统模式选择	
15.供电方式 25 16.直流电机 25 16.直流电机 25 17.闭环光电测速 26 18.琴键开关 27 19. 系统主控芯片 27 20.系统工作模式结构图 27 J6 J7 与 HSNIOS2C35 V5.1 管脚对应表 28	14.音频功率放大	
16.直流电机	15.供电方式	
17.闭环光电测速	16.直流电机	25
18.琴键开关	17.闭环光电测速	
19. 系统主控芯片	18.琴键开关	27
20.系统工作模式结构图	19. 系统主控芯片	
J6 J7 与 HSNIOS2C35 V5.1 管脚对应表	20.系统工作模式结构图	27
	J6 J7 与 HSNIOS2C35 V5.1 管脚对应表	

第四章	至系统工作电路模式结构图	29
— .	模式 0	
1.	数码扫描工作模式说明。	
2.	双模式按键电平模式说明。	
<u> </u>	模式 1	
1.	双模式按琴键模式说明	
三相	莫式 2	
1.	. BCD 全译码工作模式说明	31
四。	模式 3	
Ŧ	模式 4	
六。	模式 5	
1.	,模式5键盘扫描码显示说明	
七。	模式 6	
1.	. 模式6 键盘扫描码显示说明	35
八。	系统工作模式功能说明	
1.	,数码扫描工作模式说明	
2.	. 双模式按键电平模式说明	36
3.	. 双模式按琴键模式说明	36
4.	. BCD 全译码工作模式说明	36
5.	,键盘扫描码显示说明	36
6.	. 外设选通	
第五章	EDA 数字电路与数字系统实验	
<u></u>		27
	- 部分 基础头验	
<u> </u>	- <u>第一</u> 5/8	
<i>头</i>	H业一方频奋(VERILOG)	
安	x_{2} DCD 口权亚小庄时确实型	40
云	「短日 4A4 尼件使血失型」 に始ま 一个6 分配定給(VHDI)	
安	<u> </u>	43
云		
云	完整儿子去进制RCD译码哭	
云	· □○○□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□□	<i>т</i> т ДД
云	1976. 阿罗茨王 /	
クダ	医验十一 并且转串口简易控制器	45
クダ	≤验十 ⁻ 异步清零加注计数器	46
▲菜	上一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一	
荽	空か一切 ELCSI ##	
实	字验十元LPM RAM	
实	<u></u> _验十六 数字时钟	
实	<u>上午</u> 一次1000000000000000000000000000000000000	
第二	部分接口控制器实验	
实	宝验十八 RS-232 串口控制器	47
实	字验十九 LCD 显示实验	49
实	宝验二十 VGA 控制输出实验	52
实	宝验二十一 在VGA 显示器上显示字母和图像	55
姇	<u> </u>	56

<u>实验二十三 接口互连实验</u>	58
第三部分 其它基本逻辑实验	60
实验二十四 音乐演奏实验	60
实验二十五 并行AD 采集控制实验(ADC0804)	60
实验二十六 步进电机控制实验	60
实验二十七.直流电机速度控制和闭环测速实验(PWM)	60
<u>实验二十八.DA 转换实验(TLC5620)</u>	61
实验二十九 用状态机实现对串行高速AD 采样控制实验(TLC549)	61
第四部分 单片机 PLD 混合编程实验	63
PLD 驱动1单片机实验	64
<u> 实验一 LCD1602 驱动显示实验</u>	64
实验二 温度采集实验	64
实验三 LCD12864 液晶显示实验	
实验四 数码管显示实验	64
实验五 音乐演奏实验	64
PLD 驱动 2 单片机实验	65
<u>实验</u> 六 999 计数实验	65
实验七 123456 显示实验	65
实验八 电子钟实验	65
实验九 数码管扫描显示实验	65
实验十 警报器实验	65
实验十一 按键移位实验	
实验十二 流水灯实验	
实验十三 RS232 通讯实验	66
<i>实验十四 EEPROM 读写实验</i> (93C46)	67
第七章 SOPC 开发工具说明	68
第儿亲 song 计阶指导	(9
第八草 SOFC 风 湿泪守	
1 试验目的:	
2 试验准备:	
实验一. SOPC 最小系统数码管 LED 控制试验	68
(1) 下载 FPGA 配置文件:	68
(2) 进入 Sopc 环境, 定制 Sopc 系统:	69
(3) 进入 IDE 开发环境,进行 C 代码开发:	69
实验二 HELLO WORLD 试验	71
(1) 下载 FPGA 配置文件:	71
(2) 进入 Sopc 环境, 定制 Sopc 系统:	71
(3) 进入 IDE 开发环境,进行 C 代码开发:	72
实验三 LCD1620 显示试验	74
(1) 下载 FPGA 配置文件:	74
(2) 进入 Sopc 环境, 定制 Sopc 系统:	75
(3) 进入 IDE 开发环境,进行 C 代码开发:	75
实验四. 从 FLASH 后动 LCD 代码的测试程序试验	77
4 代码清单:	78
实验力. RS232 通讯试验	79
(1) ド载 FPGA 配置文件:	
(2) 进入 Sopc 环境, 定制 Sopc 系统;	80



 实验六 串行 AD 采集实验(TLC549)	
 1. 程序路径	
 <i>实验说明:</i> 实验七 按键 LED 控制实验 <i>租序路径</i>. <i>建验说明:</i> 实验儿 FPGA 双核 CPU 实验 <i>1.程序路径:</i> Dual_Test 实验说明: 实验儿 UCOS 实验 <i>1.程序路径:</i> <i>实验说明</i>. 实验说明. 实验说明. 实验说明. 实验说明. 实验说明. 实验说明. 实验计 DM9000 网卡芯片驱动实验. 1.程序路径. 2. 程序实验过程. 实验十一 WEB SERVER 实验. 	
 实验七 按键 LED 控制实验	
 <i>程序路径</i>	
 2. 实验说明: 实验人 FPGA 双核 CPU 实验. 1.程序路径: 2. Dual_Test 实验说明: 实验九 UCOS 实验. 1.程序路径: 2. 实验说明. 实验说明. 实验说明. 实验十 DM9000 网卡芯片驱动实验. 1. 程序路径. 2. 程序实验过程. 实验十一 WEB SERVER 实验. 	
 实验人 FPGA 双核 CPU 实验	
 1.程序路径: Dual_Test 实验说明: 实验九 UCOS 实验 1.程序路径: 2. 实验说明 实验十 DM9000 网卡芯片驱动实验 1.程序路径 2. 程序实验过程 实验十一 WEB SERVER 实验 	
 Dual_Test 实验说明: 实验九 UCOS 实验 1.程序路径: 2. 实验说明 实验中 DM9000 网卡芯片驱动实验 1. 程序路径 2. 程序实验过程 实验十一 WEB SERVER 实验 	
实验九 UCOS 实验 <i>1.程序路径:</i> 2. <i>实验说明</i>	
 1.程序路径: 2. 实验说明 实验十 DM9000 网卡芯片驱动实验 1. 程序路径 2. 程序实验过程 实验十一 WEB SERVER 实验 	
 <i>实验说明</i>	
实验十 DM9000 网卡芯片驱动实验 1. <i>程序路径</i> 2. <i>程序实验过程</i> 实验十一 WEB SERVER 实验	
1. <i>程序路径</i> 2. <i>程序实验过程</i> 实验十一 WEB SERVER 实验	
2. <i>程序实验过程</i> 实验十一 WEB SERVER 实验	
实验十一 WEB SERVER 实验	
1. 程序路径	
2. 实验过程	
实验十二 立体声音频回放实验(CS3343)	
1. 程序路径	
2. 程序实验过程	
实验十三 NIOS 运行在板上 SRAM 实验	
1. 程序路径	
2. 程序实验过程	
实验十四 8 英寸 TFT LCD 驱动显示实验(GUI)	
1. 程序路径	
2. 实验过程	
附 1: NIOS 开发中的常见问题	